

## CONCURSO PARA ATRIBUIÇÃO DE BOLSA(S)

### Cargo/posição/bolsa:

<b>Referência:</b>	AE2017-0208 (NanoStima-RL1-3 - CTM) INESC TEC - Instituto de Engenharia de Sistemas e Computadores, Tecnologia e Ciência
<b>Cargo/posição/bolsa:</b>	Pós-Doutoramento (BPD)
<b>Localidade:</b>	Porto
<b>Área científica:</b>	Genérica: ENGINEERING Específica: Electrical engineering

### Resumo do anúncio:

#### O INESC TEC abre concurso para a atribuição de 1 Bolsa(s) de Pós-Doutoramento

<b>Projeto:</b>	NanoSTIMA - Macro-to-Nano Human Sensing: Towards Integrated Multimodal Health Monitoring and Analytics (NORTE-01-0145-FEDER-000016)
<b>Orientador Científico:</b>	Vitor Grade Tavares
<b>Duração da bolsa:</b>	de 2017-09-18 a 2018-06-30 (9) . A bolsa poderá ser renovada por períodos adicionais até ao limite máximo de vigência do projeto ou de duração da bolsa no âmbito do qual foi selecionado, ou de outro projeto, desde que enquadrado total ou parcialmente na área de trabalho do presente concurso e que contribua de forma coerente para a formação em curso.
<b>Local de trabalho:</b>	INESC TEC, Porto, Portugal

### Texto do anúncio:

**Área de trabalho:** Electrónica/Microelectrónica

**Descrição do Trabalho:** O trabalho a desenvolver visa a conceção de um sistema eletrónico dedicado para aquisição e processamento de sinais vitais, tendo em vista a integração, em parte, numa tecnologia CMOS. O sistema deverá ser muito eficiente do ponto de vista energético, incorporar um novo esquema híbrido de comunicação bastante eficiente, e ser dotado de capacidade local de processamento reconfigurável, concomitantemente gerido por um sistema de gestão de energia que também será objeto de estudo.

**Objetivos:** O bolsheiro irá projetar e testar o sistema de aquisição e condicionamento de dados, nomeadamente amplificação, filtragem e conversão. As duas primeiras componentes serão desenhadas em tecnologia CMOS integrada. Segue-se o estudo e desenvolvimento de uma estratégia de gestão de energia inteligente que determinará quais sistemas deverão estar ativos ou não, em determinado momento, definindo qual o nível ótimo de processamento em cada instante.

<b>Habilitações académicas:</b>	Doutoramento
<b>Requisitos mínimos:</b>	Experiência no desenho de circuitos e sistemas eletrónicos
<b>Fatores de preferência:</b>	Experiência no projeto e desenho de circuitos integrados CMOS analógicos.
<b>Valor mensal da bolsa:</b>	€1495,00 conforme tabela de valores das bolsas atribuídas diretamente pela FCT, pago por transferência bancária, podendo o bolsheiro auferir remunerações adicionais, na sequência de um processo de avaliação trimestral (Artºs 12º e 13º do Regulamento de Bolsas do INESC TEC e Anexo II), até um limite máximo de 50% do valor mensal da bolsa.

<b>Duração do Projeto:</b>	2015-07-01 a 2018-06-30
<b>Entidade Financiadora:</b>	CCDRN, financiado pelo Fundo Europeu de Desenvolvimento Regional (FEDER) através do Programa Operacional Regional do Norte (NORTE 2020)

A contratação será regida pelo estipulado na legislação em vigor relativa ao [Estatuto do Bolsheiro de Investigação](#), aprovado pela Lei nº 40/2004, de 18 de Agosto, alterado e republicado pelo Decreto-Lei nº 202/2012, de 27 de agosto e alterado pelo Decreto-Lei nº 233/2012, de 29 de outubro e pela Lei nº 12/2013, de 29 de janeiro, e Decreto-Lei nº 89/2013 de 9 de julho, bem como pelo [Regulamento de Bolsas INESC TEC](#), aprovado pela Fundação para a Ciência e a Tecnologia em 12 de janeiro de 2011 e pelo Regulamento de Bolsas de Investigação da FCT em vigor.

Para mais informações consultar o [Regulamento de Bolsas INESC TEC](#) e respetivos anexos em [www.inesctec.pt/bolsas](http://www.inesctec.pt/bolsas)

<b>Métodos de avaliação:</b>	Avaliação curricular baseada nos critérios referidos no Art.º 7º do <a href="#">Regulamento de Bolsas INESC TEC</a> e incluirá entrevista individual na fase final do processo de seleção, com a respetiva valoração 80% avaliação curricular (40% Curriculum, 20% Domínios científicos e 20% Experiência) e 20% Entrevista.
<b>Júri de Seleção:</b>	Presidente do Júri: Prof. Vitor Grade Tavares; Vogal Efetivo: Prof. João Canas Ferreira; Vogal Suplente: Prof. Manuel Ricardo;
<b>Notificação dos resultados:</b>	Os resultados do processo de seleção serão divulgados aos interessados por correio eletrónico, nos termos referidos no Artº 8º do <a href="#">Regulamento de Bolsas INESC TEC</a> .
<b>Período de candidatura:</b>	De 2017-08-08 a 2017-09-05
<b>Submissão candidaturas:</b>	Preenchimento de formulário eletrónico em <a href="http://www.inesctec.pt">www.inesctec.pt</a> na secção <a href="#">SEJA NOSSO COLABORADOR</a> , anexando Curriculum Vitae, certificado de habilitações ou outros documentos comprovativos relevantes para a apreciação final.